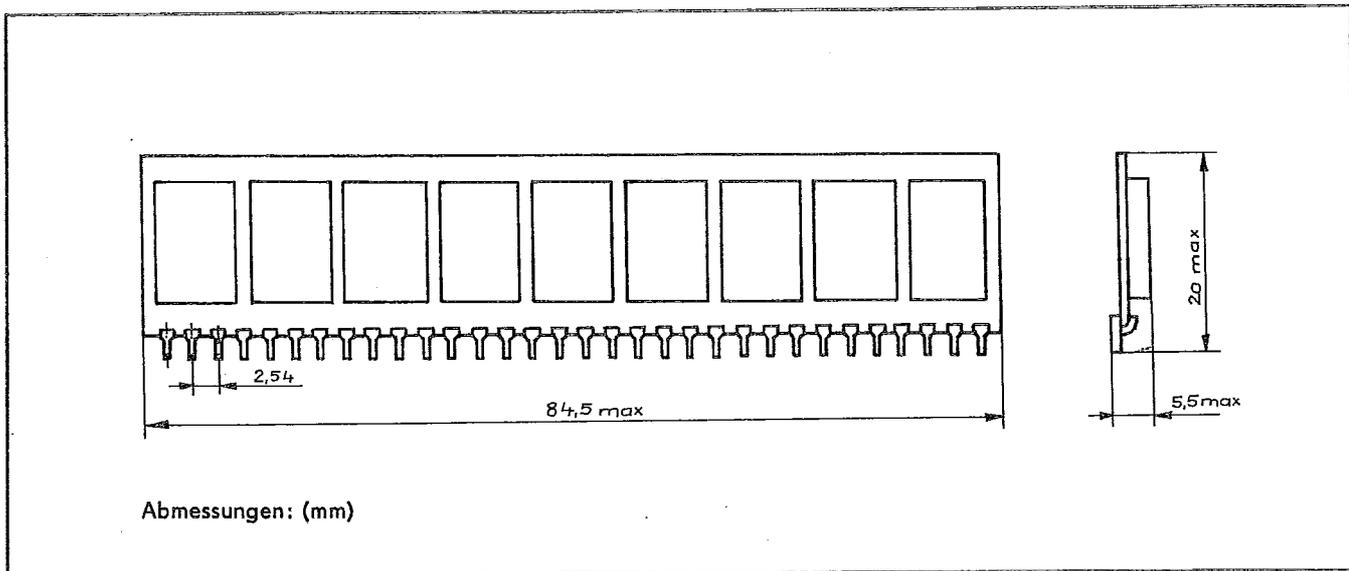


DRAM 576 Kbit-Hybridspeicher

9M 2164

Der Hybridschaltkreis ist ein hochintegrierter dynamischer Schreib-Lese-Speicher mit wahlfreiem Zugriff. Er verfügt über eine Speicherkapazität von 576 Kbit, die als Speicherblock von $64 K \times 9$ bit organisiert ist. Alle Ein- und Ausgänge sind TTL-kompatibel. Als Bauelemente werden die in nMOS-Techno-

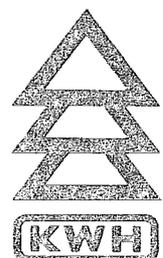
logie gefertigten U 2164 P-Speicher verwendet. Folgende Betriebsarten sind möglich: READ, WRITE, READ-MODIFY-WRITE, PACE-MODE, REFRESH. Die Bauform entspricht den internationalen SIP-Modulen.



Erzeugnisnummer: 4547.8-209.61
Typkurzzeichen: 4720x
Betriebsbedingungen
 Betriebsspannung: 5 V
 H-Eingangsspannung: $\geq 2,4$ V
 L-Eingangsspannung: $\leq 0,8$ V
 Betriebstemperaturbereich: 0 ... 70 °C

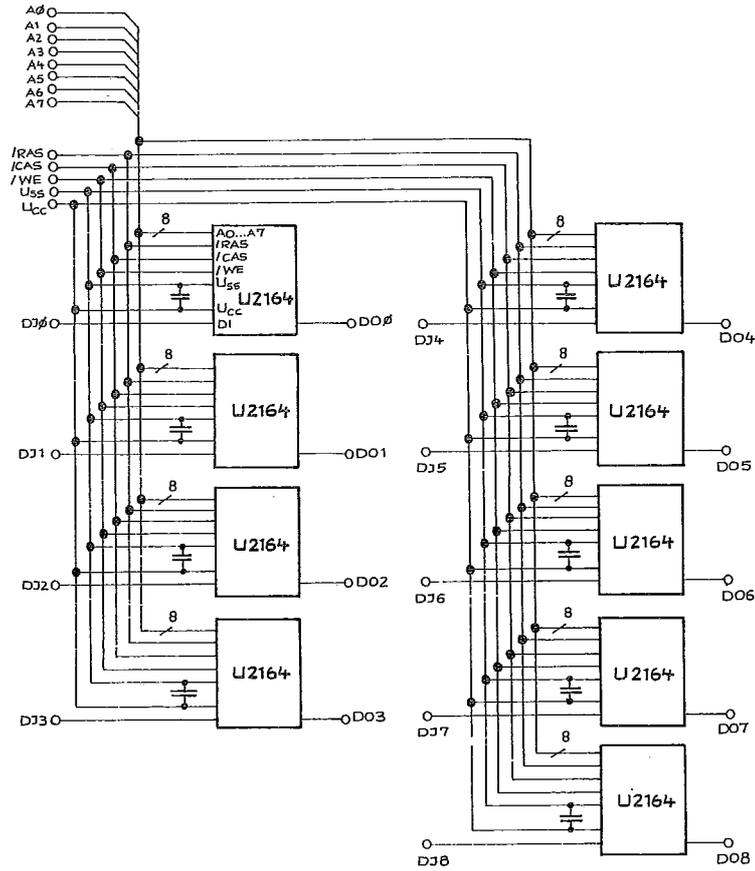
Kenngrößen
 Betriebsstrom: ≤ 495 mA
 Ruhestrom: ≤ 45 mA

| | 47201 | 47202 |
|----------------------------|--------|--------|
| Zugriffszeit von /RAS aus: | 250 ns | 200 ns |
| Zugriffszeit von /CAS aus: | 150 ns | 110 ns |



Abbildungen und Werte gelten nur bedingt als Unterlagen für Bestellungen. Rechtsverbindlich ist jeweils die Auftragsbestätigung. Änderungen vorbehalten.

Funktionsschaltbild



Anschlußbelegung

